

Týž.	Prednášky	Cvičenia	Vyučujúci	Týždeň od
1	Úvod do predmetu, pravidlá a zoznam literatúry	Rozdelenie úloh a termínov odovzdania- Spice/OrCAD	DZ	16.2.2015
	Základný koncept			
	Polovodiče			
2	Diódy. VA charakteristiky. Model ideálnej diódy	Spice/OrCAD	MG	23.2.2015
	Usmerňovače.Stabilizátory so Zenerovými diódami			
	Iné typy diód, Logické operácie s diódami			
3	Bipolárny tranzistor	Meracie cv	DZ	2.3.2015
	Charakteristiky bip.tranz,Bip. Tranz v binárnom režime			
	Modely tranzist ako zos.malých signálov			
4	Nastavenia prac.bodov	Numerické cvičenia spoločné	LM,	9.3.2015
	Polom riadené tranzistory a ich typy			
	Modely polom riad tranzistorov			
5	Aplikácie pol.riad. tranzistorov.Nastavovanie prac.bodov	Numerické cvičenia spoločné	LM,	16.3.2015
	Polom riad tr. ako spínače a prep.			
	Polom riad.tranzistor v binárnom rež.			
6	Základné zapojenia bipolárnych a unipolárnych tranzistorov	Spice/OrCAD	MG	23.3.2015
	Jednosmerná a signálová analýza chovania			
	zosilňovacích stupňov			
7	Jednoduchý operačný zos	Numerické cvičenia spoločné	LM,	30.3.2015
	Ideálny operačný zosilňovač			
	Darlingt.zap - Prúdové zrkadlo			
8	Spätná väzba v zosilňovačoch	Meracie cv	DZ	6.4.2015 Veľká noc
	Ovplyvnenie vlastností zosilňovača spätnou väzbou			
9	NF zosilňovače	Meracie cv	DZ	13.4.2015
	Ladené zosilňovače			
	Oscilátory			
10	Napájacie zdroje. Spojité stabilizátory napájania	Spice/OrCAD, Písomka	MG,LM	20.4.2015
	Väzba medzi stupňami			
	Nastavovanie prac. Bodov IO			
11	Obvody predspracovania signálu	Numerické cvičenia spoločné	LM,	27.4.2015
	Obvody AČ a ČA prevodu			
12	7.5	Meracie cv	DZ	4.5.2015
13	Opakovanie	Preberanie zadaní + oprava	LM,MG,DZ	11.5.2014
	Vysvetlenie najčastejších chýb v teste			